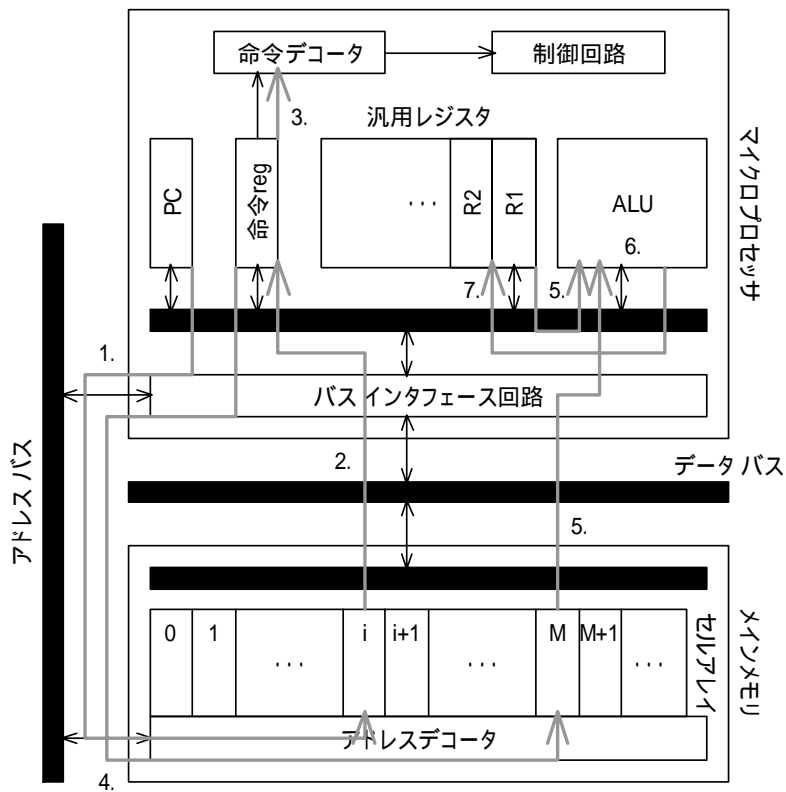


集積回路工学第2 第2回資料

マイクロプロセッサの内部構成



積和演算回路の構成と動作

