

集積回路工学第2 第8回 配布資料
半導体メモリの基本構成

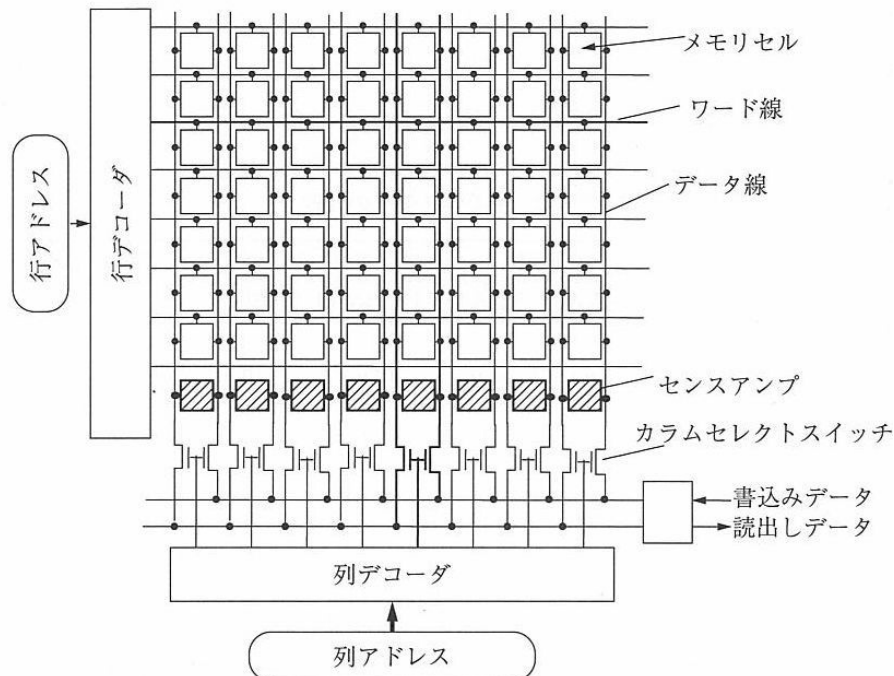


図 5.2 半導体メモリの基本構成

(「VLSI 工学-基礎・設計編-」(岩田、コロナ社)p.74 より)

CMOS SRAM セル回路

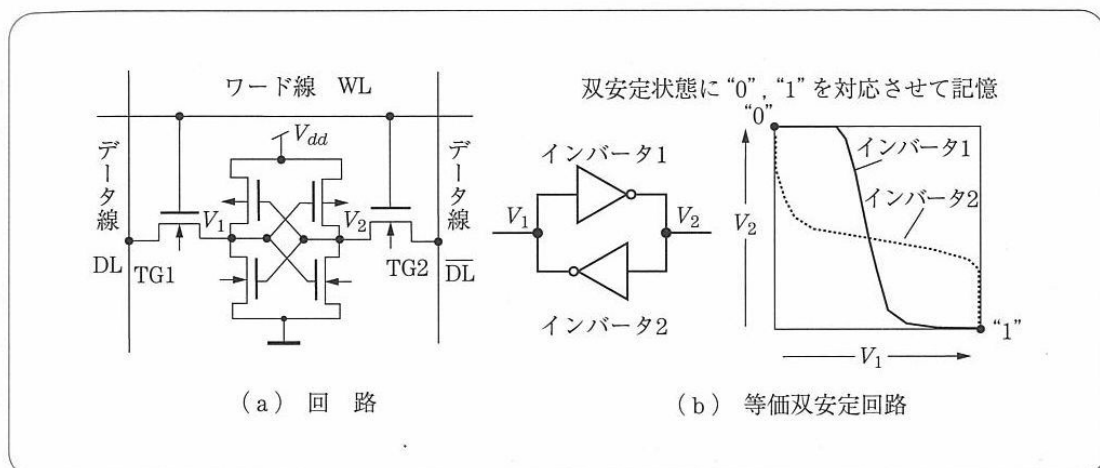


図 5.3 CMOS-SRAM セル回路

(「VLSI 工学-基礎・設計編-」(岩田、コロナ社)p.75 より)