

集積回路工学第2 第9回・第10回 配布資料

DRAM 回路構成と動作波形

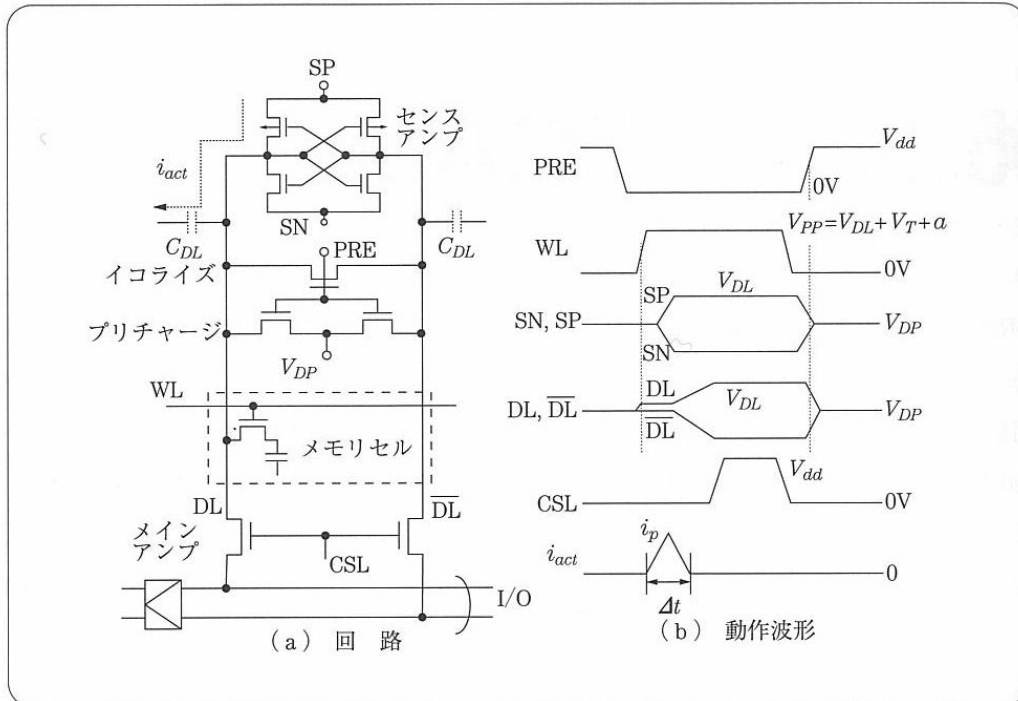


図 5.7 DRAM 回路構成と動作波形

(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.78 より)

DRAM メモリセルの断面構造

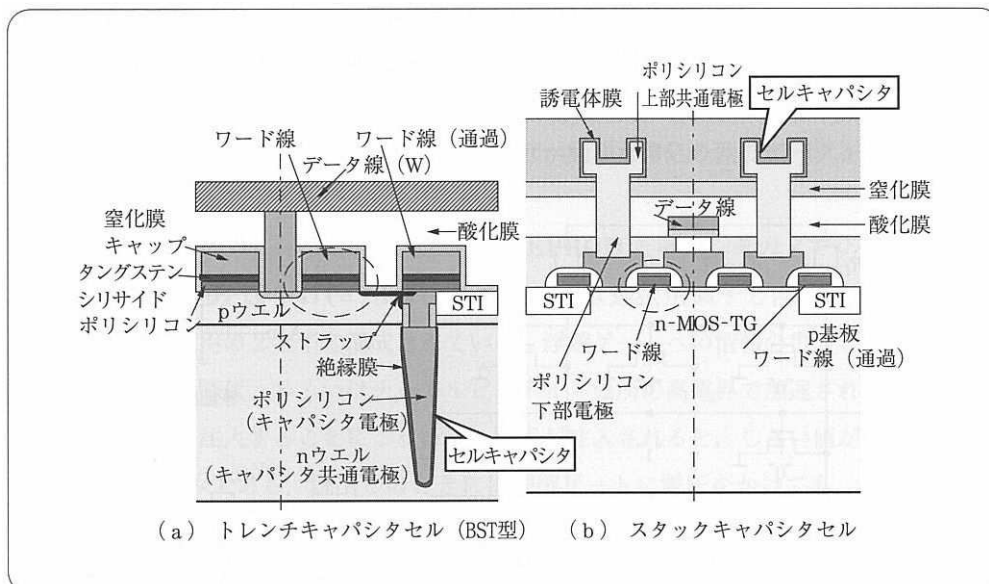


図 5.9 DRAM メモリセルの断面構造

(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.79 より)

DRAM 及び SRAM のメモリセル面積の年次推移

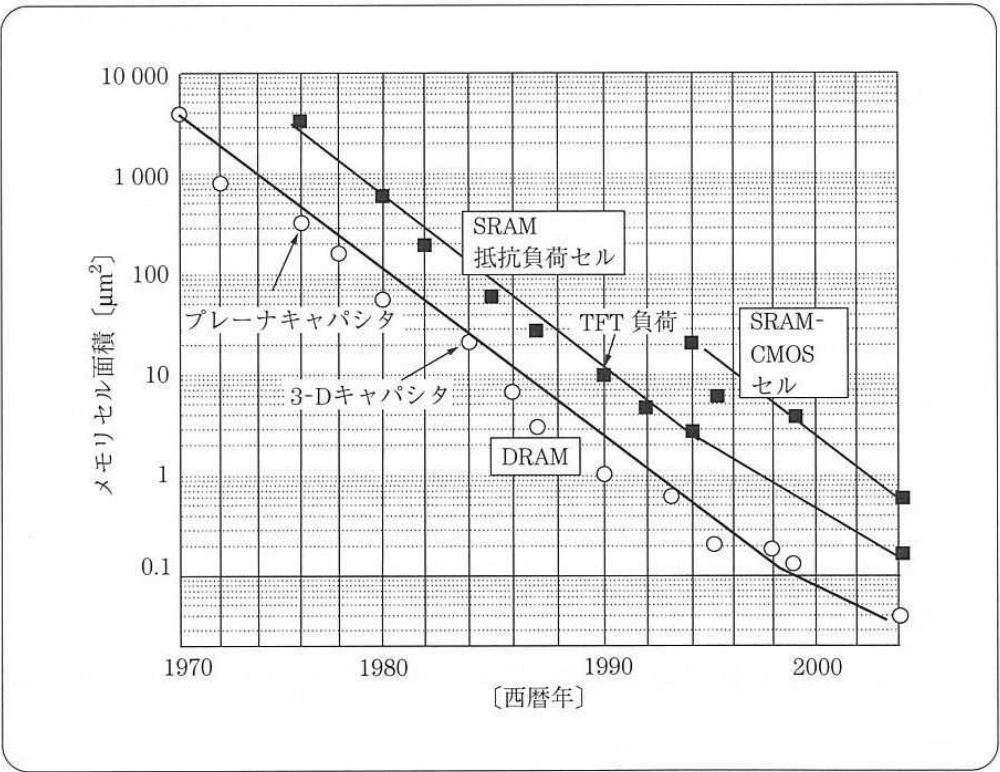
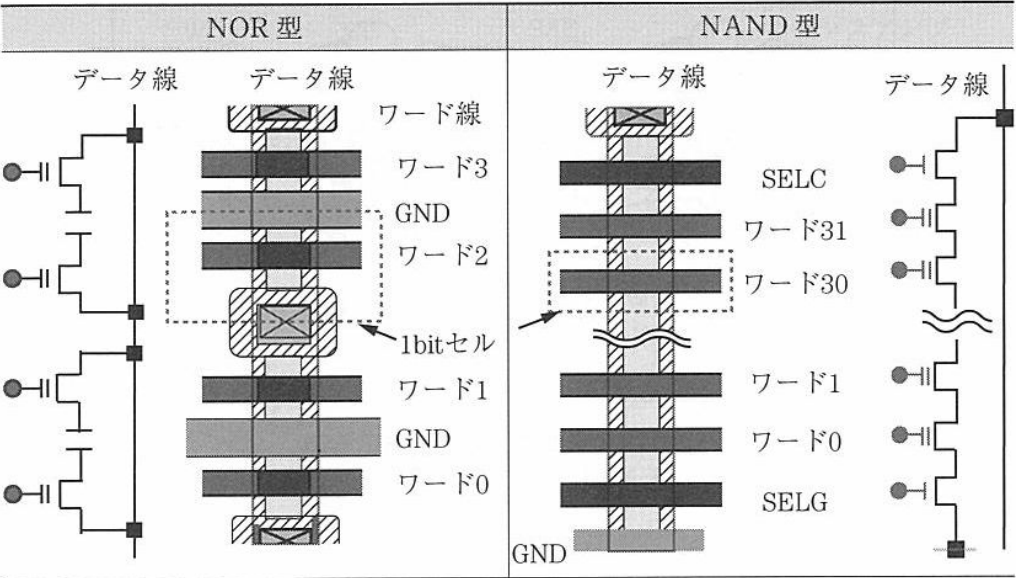


図 5.8 DRAM 及び SRAM のメモリセル面積の年次推移

(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.78 より)

フラッシュメモリのセル構成

表 5.3 フラッシュメモリのセル構成



(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.83 より)