

容量アレーD/A 変換器

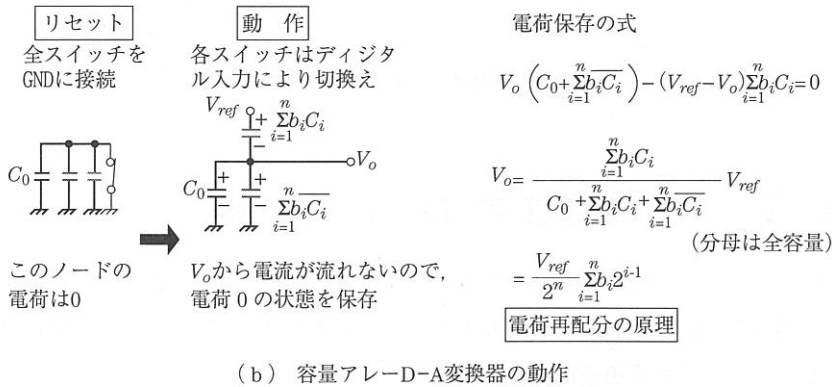
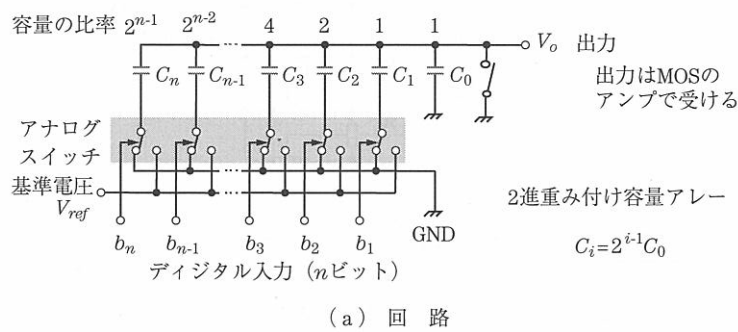


図 6.8 容量アレーD-A 変換器

(「VLSI 工学-基礎・設計編-」(岩田、コロナ社)p.99 より)

電流加算 D/A 変換器

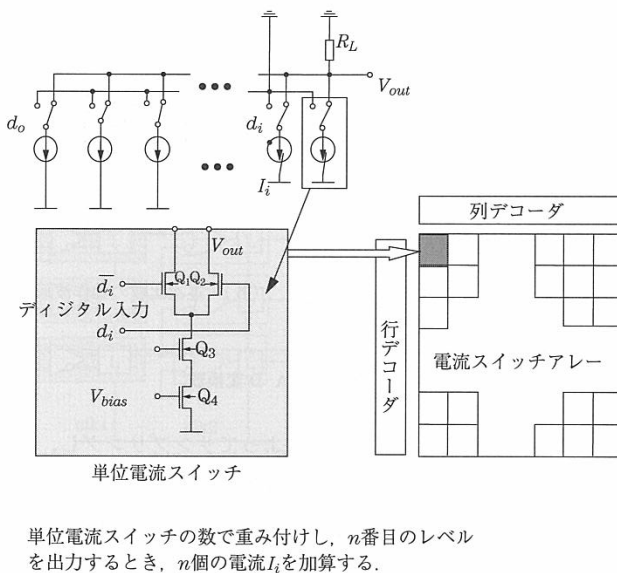


図 6.10 電流加算 D-A 変換器

(「VLSI 工学-基礎・設計編-」(岩田、コロナ社)p.101 より)

逐次比較 A/D 変換器

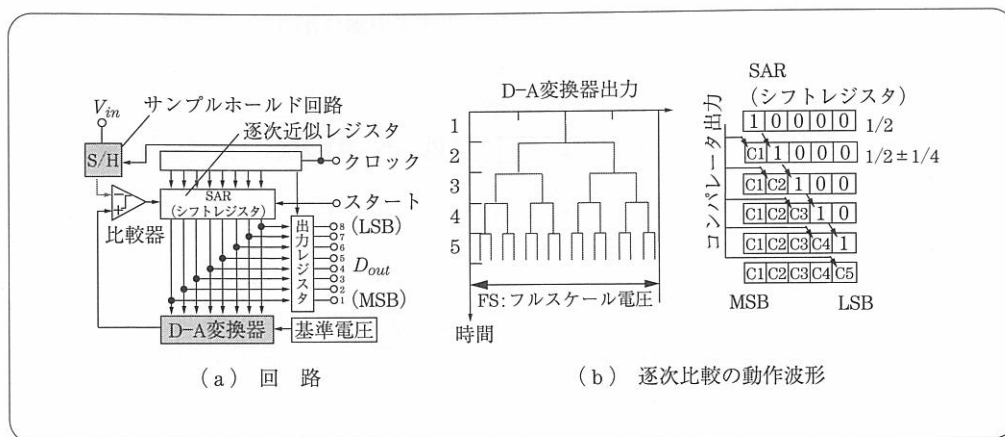


図 6.11 逐次比較 A-D 変換器

(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.102 より)

並列比較 A/D 変換器

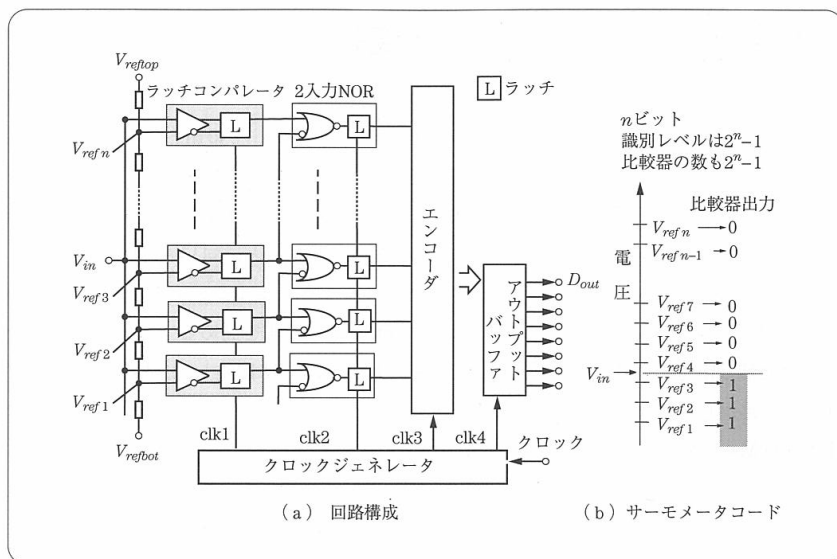


図 6.12 並列比較 A-D 変換器

(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.103 より)

直並列 A/D 変換器

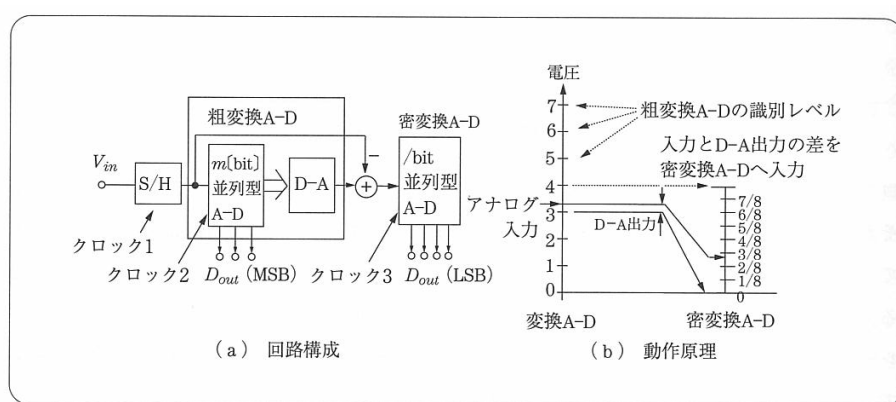


図 6.13 直並列 A-D 変換器

(「VLSI 工学・基礎・設計編」(岩田、コロナ社)p.104 より)