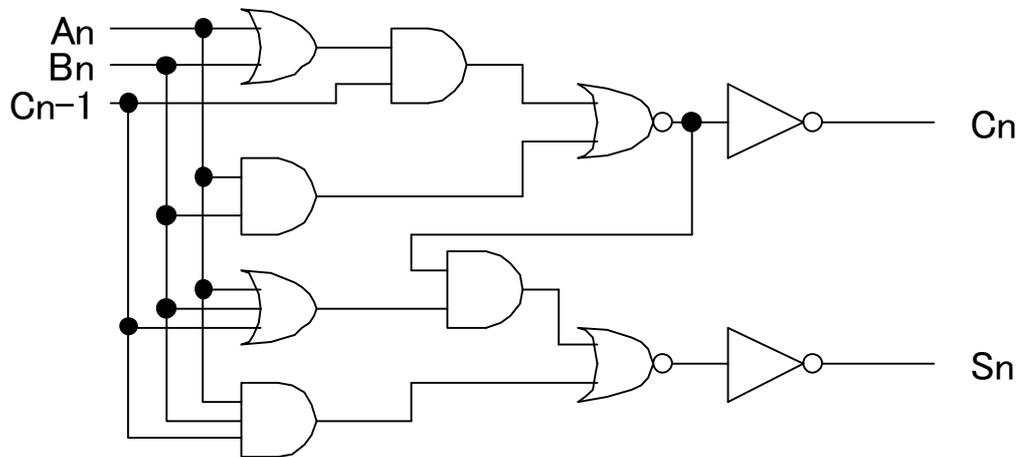
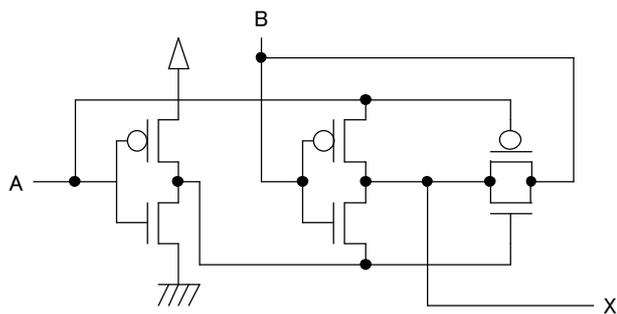


集積回路工学第2 第3回 配布資料

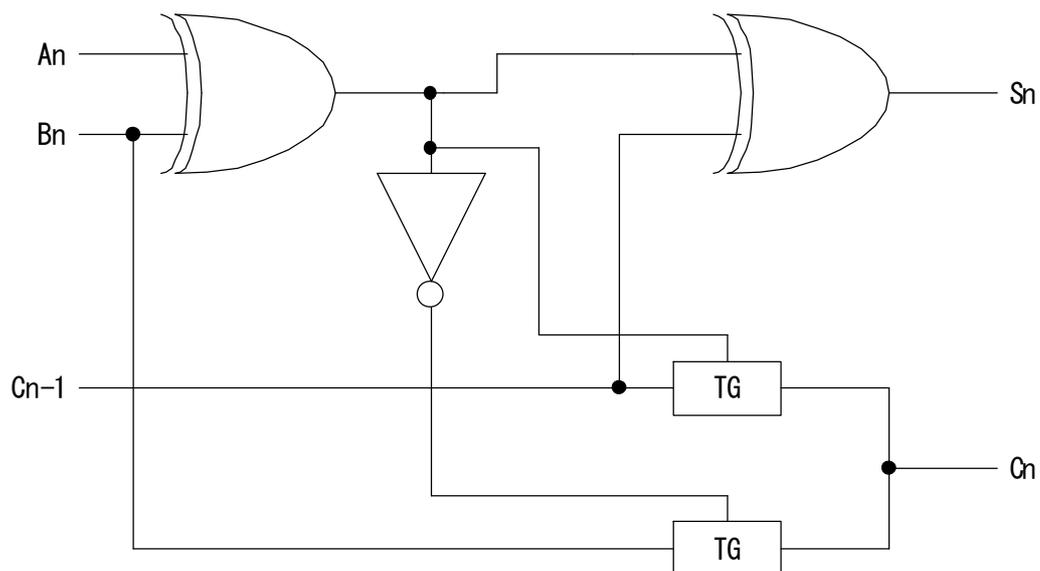
クリティカルパスを考慮した全加算器



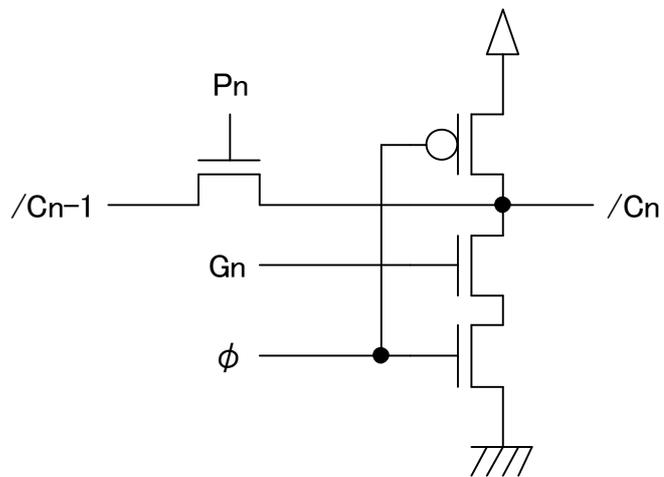
トランスファゲート(TG)を使った XOR ゲート



TG を使った全加算器



マンチェスタ・キャリー連鎖の要素回路



マンチェスタ・キャリー連鎖 (4ビット: キャリー生成部のみ)

