番号 氏名

- 1. 授業で扱った例や教科書の例を参考に、次の回路の VHDL 記述を完成させよ。(10点×2)
- (1) D フリップフロップ(入出力はクロック(clk)、 データ(d)、出力(q)、リセット(rst)とし、 同期リセット機能をもつ)

```
entity dff is
  port (

  );
end dff;
architecture arch of dff is
  begin

end arch;
```

(2) 7セグメント LED デコーダ (入力は0~3のみとし、7セグメント LED の信号名と LED ('1'で点灯) との対応は図の通りとする)

```
entity dec7seg is
 port (
   d: in std_logic_vector(3 downto 0);
   q: out std_logic_vector(6 downto 0)
 );
end dec7seg;
architecture arch of dec7seg is
 begin
                                          q[0]
                                      q[5]
                                                <u>E</u>
                                          q[6]
                                      4
                                                <u>q</u>2]
                                          q[3]
end arch;
```

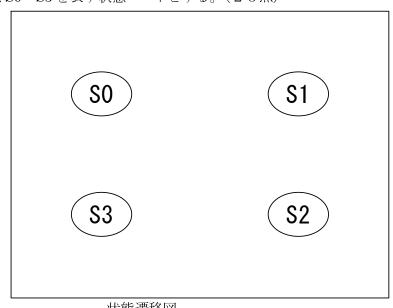
2. 次のような状態遷移表をもつステートマシンにおいて、次の3種類の状態コード割り当てに対して、次状態 ns を、現状態 s から求める論理式を示せ。ただし ns と s は指定されたビット幅の signal とし、二進数の表記は右端を添え字 0 とする。また求める論理式はカルノー図などを用いた簡略化は行わなくてもよく、定義した状態コード以外は考慮しなくてよい。(15 点×3)

現状態	次状態		
S0	S1		
S1	S2		
S2	S3		
S3	S0		

- (1) バイナリコード (s, ns は2ビットとし、S0="00"/S1="01"/S2="10"/S3="11")
- ns(0) =
- ns(1) =
- (2) グレイコード (s, ns は2ビットとし、S0="00"/S1="01"/S2="11"/S3="10")
- ns(0) =
- ns(1) =
- (3) ワンホットコード (s, ns は4 ビットとし、S0="0001"/S1="0010"/S2="0100"/S3="1000")
- ns(0) =
- ns(1) =
- ns(2) =
- ns(3) =

3. 次のVHDL記述で表されるステートマシンの状態遷移図を示せ。ただし各遷移の「次状態」が次の遷移での「現状態」となり、 順に遷移が起こるとする。なお SO_ST~S3_ST は、それぞれ状態 S0~S3 を表す状態コードとする。(25点)

```
process (clk, rst) begin
 if (rst = '1' then state <= S0_ST;</pre>
 elsif (clk'event and clk = '1') then
   case state is
    when S0\_ST =>
      if (a = '1') then state <= S1_ST;
      elsif (b = '1') then state <= S3_ST;
      else state <= S0_ST;</pre>
      end if;
     when S1\_ST =>
      if (a = '1') then state <= S2 ST;
      elsif (b = '1') then state <= S0_ST;</pre>
      else state <= S1_ST;</pre>
       end if;
     when S2_ST =>
      if (a = '1') then state <= S3_ST;
      elsif (b = '1') then state <= S1_ST;</pre>
      else state <= S2_ST;</pre>
       end if;
     when S3_ST =>
      if (a = '1') then state \leq S0_ST;
       elsif (b = '1') then state <= S2_ST;</pre>
      else state <= S3_ST;</pre>
       end if;
   end case;
 end if;
```



状態遷移図

4. この授業を通して学んだことが、あなたの普段の生活や今後の進路にどのような関係・影響があったか(またはありそうか)、他の授業やこれ までの授業で学んだこととの関連やあなた自身の感想などを交えて、自由に考えを述べてください。(記述の内容は点数に反映させませんの

で、思うままに自由に述べてください)	(10点)		