

電子回路第1および演習 期末試験

2012/8/2 10:30~12:00@203(秋田)

※教科書・手書きノート・配布プリント・自分の小テスト答案のみ持込可です。

※解答はすべて別紙解答用紙に、導出過程を含めて記述すること。また $\log_{10}2=0.3$ 、 $\log_{10}3=0.5$ とする。

※問題中のオペアンプは、特に指定がある場合を除き、理想的なオペアンプを用いると仮定する。

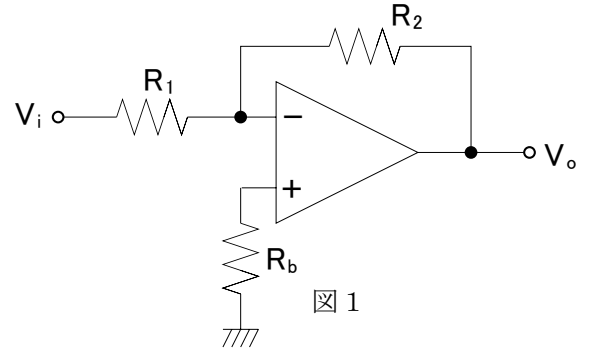
1. 図1のようなオペアンプを用いた回路(反転アンプ)を考える。(40点)

(1) 出力 V_O を求めよ。

(2) オペアンプの増幅率が有限の値 A である場合の出力 V_O を求めよ。ただしオペアンプのその他の特性は理想的であるとする。

(3) オペアンプの+と-の各入力にバイアス電流 I_1 と I_2 が流れている場合の出力 V_O を求めよ。ただし I_1 と I_2 はいずれもオペアンプの入力に向かう向きとする。またオペアンプのその他の特性は理想的であるとする。

(4) (3)の場合で、 $R_b=R_1/R_2$ 、 $I_{off}=|I_1 - I_2|$ とおくときの出力 V_O を求めよ。



2. オペアンプを用いたフィードバック回路について考える。(30点)

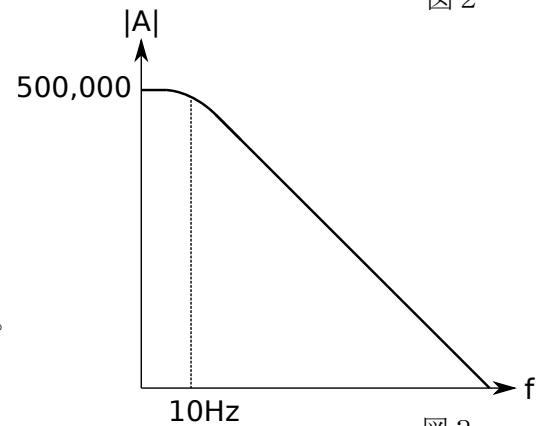
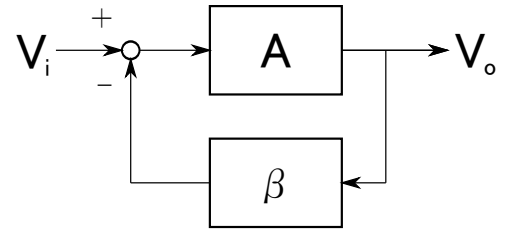
(1) 図2のようなフィードバック回路の伝達関数 $G(f)=V_O/V_i$ を求めよ。

(2) A が図3のような周波数特性をもつオペアンプの、 $f=0$ [Hz]における利得(直流利得) A_{DC} を[dB]を単位で表せ。

(3) この A の一次のポール f_1 を図3から求めよ。

(4) この A を周波数 f の関数として表せ。必要ならば A_{DC} 、 f_1 を用いてもよい。また二次以上のポールは無視するとする。

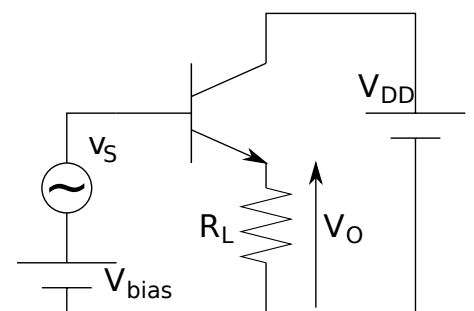
(5) (4)の A を用い、 $G(f)$ のカットオフ周波数 ($|G(f)|$ が f とともに下がり始める周波数)を求めよ。



3. 図4のようなトランジスタを用いた増幅回路(エミッタ・フォロア)を考える。(20点)

(1) 適切な V_{BIAS} 、 V_{DD} 等が設定されていると仮定し、小信号等価回路を示せ。ただし小信号等価回路図中の素子(抵抗・電圧源・電流源等)の値を明示し、またそれらに関連する必要な電圧・電流等の定義を明示すること。またトランジスタの小信号等価回路における相互(トランス)コンダクタンスと入力抵抗、出力抵抗を、それぞれ g_m 、 r_π 、 r_o とする。

(2) この回路の小信号に対する電圧増幅率 A_V を求めよ。



4. この「電子回路第1及び演習」を通して学んだことが、あなたの普段の生活や今後の進路にどのような関係・影響があったか(またはありそうか)、他のこれまでの講義で学んだこととの関連やあなた自身の感想などを交えて、自由に考えを述べてください。(記述の内容は点数に反映させませんので、思うままに自由に述べてください) (10点)