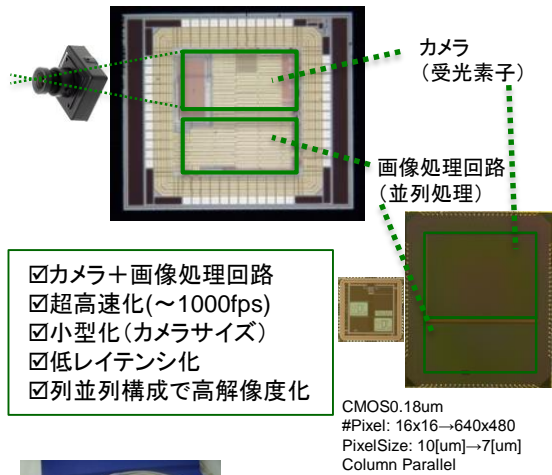
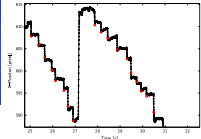


高性能イメージセンサ

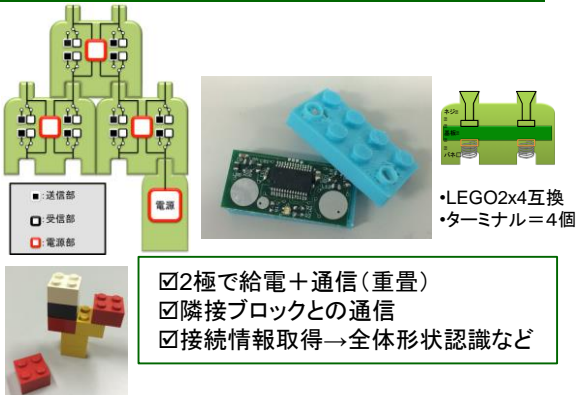


高速カメラ+FPGAによる
エミュレーション・システム

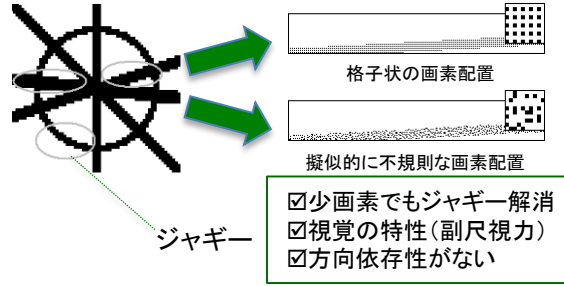


サッケードに同期した
残像ディスプレイ

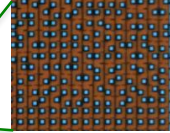
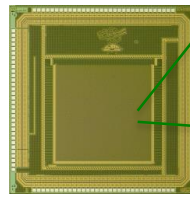
給電機能つきブロックデバイス



「リアル」な画像システム



擬似的不規則画素配置をもつイメージセンサ(カメラ)



CMOS 0.18um
#Pixels: 128x128
Pixel Size: 10x10 [um²]
Fill Factor: 25%

- ☑低解像度でも高い画質
- ☑画像計測への応用

擬似的不規則画素配置をもつ模擬ディスプレイ



- ☑プロジェクタ+縮小投影で模擬
- ☑画素パラメータの最適化

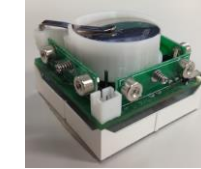
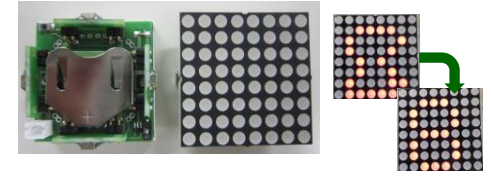
生体信号(筋電位)計測



- ☑導電布アースで低ノイズ化
- ☑導電布通信でデータ転送

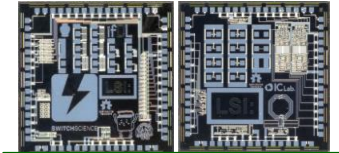


可視光インタフェース



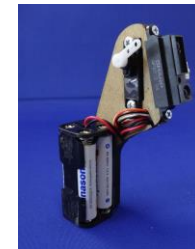
- ☑可視光による入力 (2色対応:赤・緑)
- ☑ブロック型デバイス
→連結拡張(マグネット)
- ☑パターン認識
→機能定義・インタラクション

MakeLSI:



- ☑誰でも参加できるLSI設計 (NDAなし)
- ☑利用可能なツール・製造方法
- ☑ML登録=約100名
- ☑1回/年程度の相乗り試作
- ☑ミニマルファブ利用の「道具」へ

身体拡張デバイス



- ☑ユーザの身体行動と連動 (Perception & Action)
- ☑複数センサー→共感覚提示

